

科目：**數位電路實習**

授課：**楊政穎**博士

上課時間：**星期三 9:10-12:00**

實習課本：**陳慶逸，VHDL 數位電路設計實務教本，使用 Quartus II，儒林，2008**

內 容：

Quartus II 安裝, 執照申請

圖形編輯設計

組合邏輯實習 (4)

序向邏輯實習 (4)

VHDL 語法、程式撰寫

數位電路專題

評分： 實習報告 **40% (No Late Report)**

實習專題 **30%**

實習考試 **30%**

****每星期實習課需安排 2 位同學整理教室。**

參考書：1. 黃慶璋，數位邏輯實習，全華，2007

2. 陳慶逸，VHDL 數位電路設計實務教本，第三版，儒林，2008

專題計劃書：依序為封面、目錄、中文摘要及關鍵詞、報告內容、參考文獻。

(一)報告封面(與實驗報告封面同)

(二)報告內容：包括摘要、製作目的(動機與企圖解決問題)、方法探討(現有類似解決的方法分析)、提出方法及步驟、預期成果、參考文獻。

專題報告書：依序為封面、目錄、中文摘要及關鍵詞、報告內容、參考文獻。

(一)報告封面(與實驗報告封面同)

(二)報告內容：包括摘要、製作目的、方法探討、提出方法及步驟、結果與討論(含結論與建議)、參考文獻等。